Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»
Кафедра полупроводниковых приборов и микроэлектроники

Паспорт зачета

по дисциплине «Компьютерные технологии в наноэлектронике и микросистемной технике», 1 семестр

1. Методика оценки

Зачет проводится в форме тестирования с использованием электронной информационно-образовательной среда НГТУ (DiSpace).

Тестовые задания охватывают все содержание дисциплины «Компьютерные технологии в наноэлектронике и микросистемной технике».

Тест состоит из 90 вопросов различного вида и позволяет проверить результаты обучения по дисциплине, соотнесенные с установленными в программе индикаторами достижения компетенций.

2. Критерии оценки результатов обучения, соотнесенных с уровнями освоения индикаторов достижения компетенций

Выполнение теста засчитывается на **продвинутом** уровне, если студент правильно ответил на все вопросы теста, знает определения всех понятий, продемонстрировал способность безошибочно устанавливать последовательность и соответствие между процессами и явлениями, выявлять проблемы, предлагать механизмы их решения, представляет количественные и качественные характеристики определенных процессов. Совокупность результатов обучения по дисциплине и соотнесенных с ними индикаторов достижения компетенций не содержит пробелов. Установленные в программе компетенции сформированы в полном объеме. Оценка составляет *от 18 до 20 баллов.*

Выполнение теста засчитывается на **базовом** уровне, если студент правильно ответил на ⅔ вопросов теста, знает определения основных понятий, продемонстрировал способность устанавливать последовательность и соответствие между процессами и явлениями, правильно характеризует процессы, явления. Совокупность результатов обучения по дисциплине и соотнесенных с ними индикаторов достижения компетенций содержит несущественные пробелы. Установленные в программе компетенции сформированы на базовом уровне. Оценка составляет *от 13 до 17 баллов.*

Выполнение теста засчитывается на **пороговом** уровне, если студент правильно ответил от ½ до ⅔ вопросов теста, знает определения основных понятий, продемонстрировал способность устанавливать последовательность и соответствие между процессами и явлениями, допускает непринципиальные ошибки, например, вычислительные. Совокупность результатов обучения по дисциплине и соотнесенных с ними индикаторов достижения компетенций содержит пробелы. Установленные в программе компетенции сформированы на пороговом уровне. Оценка составляет *от 10 до 12 баллов.*

Выполнение теста считается **неудовлетворительным**, если студент правильно ответил менее чем на половину вопросов теста, не знает определений понятий, не продемонстрировал способность устанавливать последовательность и соответствие между процессами и явлениями, допускает принципиальные ошибки. Совокупность результатов обучения по дисциплине и соотнесенных с ними индикаторов достижения компетенций

содержит существенные пробелы. Установленные в программе компетенции не сформированы. Оценка составляет *менее 10 баллов.*

3. Шкала оценки

Зачет считается сданным, если сумма баллов по всем заданиям билета составляет от 10 до 20 баллов включительно. Сумма менее 10 баллов признается неудовлетворительным результатом промежуточной аттестации по дисциплине.

В общей оценке по дисциплине экзаменационные баллы учитываются в соответствии с правилами балльно-рейтинговой системы, установленными в НГТУ.

4. Примерный тест для зачета

Утверждаю:
Зав. кафедрой ____ _____ Остертак Д.И.
«____» ___декабря_____ 202_ г.

Тест

по дисциплине «Компьютерные технологии в наноэлектронике и микросистемной технике»[1]

Вопрос 1. Какие составляющие первой концепции использования языка VHDL выполняет разработчик (остальные пункты автоматизированы и их выполняет САПР)?
Ответ:

- ☐ **Описание интерфейсов устройств.**
- ☐ **Описание функционирования устройств.**
- ☐ **Описание структуры устройств.**
- ☐ **Тестирование.**
- ☐ Анализ проекта.
- ☐ Детализацию.
- ☐ Симуляцию.
- ☐ Синтез.

Вопрос 2. Сколько архитектурных тел может быть связано с одним интерфейсом типа entity?
Ответ:

- ○ Одно.
- ○ Два.
- ○ Три.
- ○ **Несколько.**

…..

[1] Правильные ответы выделены жирным шрифтом